

九州シンクロトロン光研究センター 県有ビームライン利用報告書

課題番号::2206058S

BL番号:BL09

(様式第5号)

X線トポグラフィーによる ハーフインチ径 HVPE 酸化ガリウムトレンチ型 ショットキーバリアダイオードエピタキシャル層の観察

Observation of dislocations in HVPE 1/2-inch gallium oxide trench-type Schottky barrier diode epitaxial layer by X-ray topography

2022/8/18~8/19

嘉数 誠, Sdoeung Sayleap

大坪優斗

Makoto Kasu, Sdoeung Sayleap, Yuto Otsubo

佐賀大学大学院 理工学研究科 Graduate School of Engineering, Saga University

- ※1 先端創生利用(長期タイプ)課題は,実施課題名の末尾に期を表す(I),(Ⅱ),(Ⅲ)を追記 してください.
- ※2 利用情報の公開が必要な課題は,本利用報告書とは別に利用年度終了後2年以内に研究成果公 開 { 論文(査読付)の発表又は研究センターの研究成果公報で公表 } が必要です(トライアル 利用を除く).
- ※3 実験に参加された機関を全てご記載ください.
- ※4 共著者には実験参加者をご記載ください(各実験参加機関より1人以上).

1. 概要(注:結論を含めて下さい)

酸化ガリウムは広いバンドギャップ,高い絶縁破壊電界や優れた熱伝導率などから次 世代のパワーデバイス材料として期待されている.しかし,半導体デバイスの下地とな る単結晶基板中の格子欠陥(結晶欠陥)は,素子特性に影響を与えるため課題である.

実際に β-Ga₂O₃を用いたショットキーバリアダイオードにおいて,転位などの欠陥が リーク電流を引き起こすことが報告されている.従って,β-Ga₂O₃においても結晶欠陥 の抑制や制御が不可欠であることが明らかになった.結晶欠陥に関しての報告も増えて きたが,未だわかっていない部分も多く,更なる研究が必要である.現在、2 インチ径 のウェハが標準で、我々もこれまで、2 インチ径ウェハで観察を行い、様々なキラー欠 陥を同定してきた。

しかし、一方で、ミニマルファブを利用することのできる、1/2 インチ径のウェハで 実用化したいと考える企業もあり、逆方向耐圧を高くすることのできるトレンチ構造を もつ SBD を作製しています。

しかし、1/2 インチ径ウェハの SBD は、2 インチ径ウェハよりも逆方向耐圧が低く、 リーク電流が高いという結果が得られており、我々がこれまで明らかにした 2 インチ径 ウェハのキラー欠陥とは異なるキラー欠陥が存在する可能性がある。

そのため、今回は、1/2インチ径ウェハ上に作製したトレンチ型 SBD で結晶欠陥を調べていく。

(English)

Gallium oxide are wide band gap semiconductor, and are expected as high-efficient high-power electronics device. However, defects in crystals lead to a leakage current and decrease the breakdown voltage.

It has been reported that dislocations in β -Ga₂O₃ cause leakage current by Schottky diode. Therefore, to minimize the defect density, it is critical to understand crystal defects such as dislocations and stacking faults. Recently we reported various kinds of killer defects. Most of all studies used 2-inch wafer. Some industries want to use half-inch wafer, but SBDs on half-inch wafers tend to show higher leakage current and lower breakdown voltage.

In this study, we observed defects in half-inch HVPE-grown β -Ga₂O₃ wafers.

2. 背景と目的

我々はこれまで新しい電子材料の創製とそれを生かしたデバイス応用に関する研究を行ってきた. 現在は、シリコンカーバイド(SiC)、窒化ガリウム(GaN)、窒化アルミニウム(AlN)、ダイヤモンド、 β-Ga₂O₃等の広いバンドギャップをもつ新しい半導体の創製とそれを用いた低損失・高耐圧のパワー デバイスの応用に関する研究を行っている.

環境・エネルギー問題は、今や不可避の深刻な社会問題である. エレクトロニクス、情報通信ネットワーク、電力ネットワークのエネルギー効率は、システムのハードウェアーの大部分を占めるシリコン(Si)材料の固有の物性限界に到達している. それを打破するために、Siよりバンドギャップが広い SiC や GaN や、新しいワイドギャップ半導体であるダイヤモンドや酸化ガリウムを用いた高効率パワーデバイスの実用化に繋げ、エネルギー問題を根本的に解決することが最大の目標である.しかしながら、半導体結晶を用いて作製される電子デバイス・光デバイスの特性は、その結晶中の格子欠陥の物性に大きく左右される.例えば、線状欠陥である転位は格子歪、欠陥準位、局所反応サイトなどを与え、多くの場合、デバイス特性を悪化させる要因となる.そのため結晶欠陥の観察や評価は、産業応用に向けた重要な課題である.我々はこれまでにX線トポグラフィー測定によりダイヤモンド単結晶やβ-Ga₂O₃単結晶の転位や積層欠陥の観察と同定を行ってきた.β-Ga₂O₃に関しては、これまで反射トポによる表面近傍の観察を行い、二次元像として欠陥の観察を行ってきた.しかし、これらの欠陥が実際に電子デバイスに与える影響はわかっていない.そのため、β-Ga₂O₃半導体の素子特性向上のために、キラー欠陥となるものを理解しておく必要がある.

しかし、1/2 インチ径ウェハの SBD は、2 インチ径ウェハよりも逆方向耐圧が低く、リーク電流が 高いという結果が得られており、我々がこれまで明らかにした 2 インチ径ウェハのキラー欠陥とは異 なるキラー欠陥が存在する可能性がある。

そのため、8月は、1/2インチ径ウェハ上に作製したトレンチ型 SBD で結晶欠陥を調べていく。

3. 実験内容(試料,実験方法,解析方法の説明)

EFGβ-Ga2O3基板結晶の面方位を,(100)面方位の試料を用意する.そこで今回は,X線トポグラフィーで面方位の異なる EFGβ-Ga2O3エピ膜のシンクロトロンX線トポグラフィーを観察し、欠陥の分 布や特性を調べる.gベクトルは出来るだけ多くのパターンで測定し,得られたトポグラフ像を比較 し,欠陥コントラストの消滅則により,転位のバーガーズベクトルを同定する.

測定条件(X線エネルギー,試料配置など)は測定試料の面方位,観察範囲(表面からの深さ)に よって変更するが,ブラッグ条件に当てはめ条件を決定する.



4.実験結果と考察

今回 HVPE ハーフインチ径 β-Ga₂O₃エピ薄膜結晶をシンクロトロン X線トポグラフィー観察した。 現在、転位の種類や特性について調査中である。

5. 今後の課題

今回 HVPE β-Ga₂O₃エピ薄膜結晶をシンクロトロン X 線トポグラフィー観察した.現在、バーガー ズベクトルの解析を行っている. X線トポグラフィーや AFM や断面 TEM などを活用して欠陥の分 布や種類の傾向についてより詳しく調べる.

6. 参考文献

[1] M. Kasu, et al., Japanese Journal of Applied Physics 55, 1202BB (2016).

[2] O. Ueda, et al., Japanese Journal of Applied Physics 55, 1202BD (2016).

[3] H. Yamaguchi, et al., Superlattices and Microstructures 99, 99 (2016).

7. 論文発表・特許(注:本課題に関連するこれまでの代表的な成果)

[1] M. Kasu, R. Murakami, S. Masuya, K. Harada, and H. Sumiya, Synchrotron X-ray topography of dislocations in high-pressure high-temperature-grown single-crystal diamond with low dislocation density, Applied Physics Express, 7 (2014)125501.

[2] S. Masuya, K. Hanada, T. Uematsu, T. Moribayashi, H. Sumiya, M. Kasu, Determination of the type of stacking faults in single-crystal high-purity diamond with a low dislocation density of <50cm⁻² by synchrotron X-ray topography, Japanese Journal of Applied Physics **55**, (2016)040303

[3] S. Masuya, K. Hanada, T. Moribayashi, H. Sumiya, M. Kasu, Determination of partial dislocations of stacking fault in (111) single crystal diamond grown on (111) seed crystal by synchrotron X-ray topography, Journal of Crystal Growth, **468** (2017) 439.

[4]S. Masuya, K. Hanada, T. Oshima, H. Sumiya, M. Kasu, "Formation of stacking fault and dislocation behavior during the high-temperature annealing of single crystal HPHT diamond", Diamond and Related Materials **75** (2017) 155.

[5]S. Sdoeung, K. Sasaki, K. Kawasaki, J. Hirabayashi, A. Kuramata, T. Oishi, and M. Kasu, "Origin of reverse leakage current path in edge-defined film-fed growth (001) β -Ga2O3 Schottky barrier diodes observed by high-sensitive emission microscopy", Applied Physics Letters 117, 022106 (2020).

[6] S. Sdoeung, K. Sasaki, K. Kawasaki, J. Hirabayashi, A. Kuramata, and M. Kasu, "Polycrystalline defects—origin of leakage current—in halide vapor phase epitaxial (001) β -Ga2O3 Schottky barrier diodes identified via ultrahigh sensitive emission microscopy and synchrotron X-ray topography", Applied Physics Express 14, 036502 (2021).

[7] S. Sdoeung, K. Sasaki, S. Masuya, K. Kawasaki, J. Hirabayashi, A. Kuramata, and M. Kasu, "Stacking faults: Origin of leakage current in halide vapor phase epitaxial (001) β -Ga2O3 Schottky barrier diodes", Appl. Phys. Lett. 118, 172106 (2021)

8. キーワード(注:試料及び実験方法を特定する用語を2~3) β-Ga₂O₃, SiC, X線トポグラフィー

9.研究成果公開について(注:※2に記載した研究成果の公開について①と②のうち該当しない方を消してく ださい.また,論文(査読付)発表と研究センターへの報告,または研究成果公報への原稿提出時期を記入してください (2018年度実施課題は2020年度末が期限となります). 長期タイプ課題は,ご利用の最終期の利用報告書にご記入ください.

を期タイノ課題は、こ利用の取終期の利用報告書にこ記入くにさい.

1	論文	(査読付)	発表の報告	(報告時期:	2023 年	4月)
Ŀ	hum ~				2023	-