



九州シンクロトロン光研究センター 県有ビームライン利用報告書

課題番号：：2106053S

B L 番号：BL09

(様式第 5 号)

X 線トポグラフィーによる改良した 4 インチ径 HVPE 酸化ガリウムウェハの
キラー欠陥の特性解明

X-ray topography characterization of killer defects on improved 4-inch HVPE gallium oxide
wafer

嘉数 誠, Sdoeung Sayleap
Chaman Md Muhidul Islam
Che Amirul Syafiq Iqval

Makoto Kasu, Sdoeung Sayleap,
Chaman Md Muhidul Islam
Che Amirul Syafiq Iqval

佐賀大学大学院 理工学研究科
Graduate School of Engineering, Saga University

- ※ 1 先端創生利用（長期タイプ）課題は、実施課題名の末尾に期を表す（I），（II），（III）を追記してください。
- ※ 2 利用情報の公開が必要な課題は、本利用報告書とは別に利用年度終了後 2 年以内に研究成果公開（論文（査読付）の発表又は研究センターの研究成果公報で公表）が必要です（トライアル利用を除く）。
- ※ 3 実験に参加された機関を全てご記載ください。
- ※ 4 共著者には実験参加者をご記載ください（各実験参加機関より 1 人以上）。

1. 概要（注：結論を含めて下さい）

酸化ガリウムは広いバンドギャップ、高い絶縁破壊電界や優れた熱伝導率などから次世代のパワーデバイス材料として期待されている。しかし、半導体デバイスの下地となる単結晶基板中の格子欠陥（結晶欠陥）は、素子特性に影響を与えるため課題である。

実際に $\beta\text{-Ga}_2\text{O}_3$ を用いたショットキーバリアダイオードにおいて、転位などの欠陥がリーク電流を引き起こすことが報告されている。従って、 $\beta\text{-Ga}_2\text{O}_3$ においても結晶欠陥の抑制や制御が不可欠であることが明らかになった。結晶欠陥に関しての報告も増えてきたが、未だわかっていない部分も多く、更なる研究が必要である。

大電力用デバイスとして研究が進む SBD で使われる HVPE 成長基板結晶の欠陥を X 線トポグラフィーで観察した。特に今回は、実用を見据えた 4 インチ径に大口径化した HVPE エピタキシャル結晶の欠陥を調べた。

（English）

Gallium oxide are wide band gap semiconductor, and are expected as high-efficient high-power electronics device. However, defects in crystals lead to a leakage current and decrease the breakdown voltage.

It has been reported that dislocations in $\beta\text{-Ga}_2\text{O}_3$ cause leakage current by Schottky diode. Therefore, to minimize the defect density, it is critical to understand crystal defects such as dislocations and stacking faults. Although some reports about defects in HVPE $\beta\text{-Ga}_2\text{O}_3$ has been reported, further investigation is necessary.

In this study, we investigated defects in 4-inch diameter HVPE-grown $\beta\text{-Ga}_2\text{O}_3$ which will be used in the system.

2. 背景と目的

我々はこれまで新しい電子材料の創製とそれを生かしたデバイス応用に関する研究を行ってきた。現在は、シリコンカーバイド(SiC)、窒化ガリウム(GaN)、窒化アルミニウム(AlN)、ダイヤモンド、 $\beta\text{-Ga}_2\text{O}_3$ 等の広いバンドギャップをもつ新しい半導体の創製とそれを用いた低損失・高耐圧のパワー・デバイスの応用に関する研究を行っている。

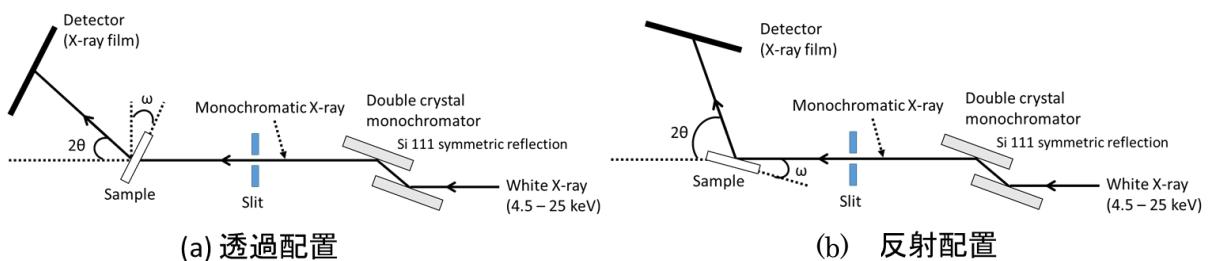
環境・エネルギー問題は、今や不可避の深刻な社会問題である。エレクトロニクス、情報通信ネットワーク、電力ネットワークのエネルギー効率は、システムのハードウェアの大部分を占めるシリコン(Si)材料の固有の物性限界に到達している。それを打破するために、Siよりバンドギャップが広いSiCやGaNや、新しいワイドギャップ半導体であるダイヤモンドや酸化ガリウムを用いた高効率パワー・デバイスの実用化に繋げ、エネルギー問題を根本的に解決することが最大の目標である。しかしながら、半導体結晶を用いて作製される電子デバイス・光デバイスの特性は、その結晶中の格子欠陥の物性に大きく左右される。例えば、線状欠陥である転位は格子歪、欠陥準位、局所反応サイトなどを与え、多くの場合、デバイス特性を悪化させる要因となる。そのため結晶欠陥の観察や評価は、産業応用に向けた重要な課題である。我々はこれまでにX線トポグラフィー測定によりダイヤモンド単結晶や $\beta\text{-Ga}_2\text{O}_3$ 単結晶の転位や積層欠陥の観察と同定を行ってきた。 $\beta\text{-Ga}_2\text{O}_3$ に関しては、これまで反射トポによる表面近傍の観察を行い、二次元像として欠陥の観察を行ってきた。しかし、これらの欠陥が実際に電子デバイスに与える影響はわかっていない。そのため、 $\beta\text{-Ga}_2\text{O}_3$ 半導体の素子特性向上のために、キラー欠陥となるものを理解しておく必要がある。

最近HVPE $\beta\text{-Ga}_2\text{O}_3$ エピ膜のデバイス性能向上し、結晶欠陥を調べてきましたが、今回は、実用レベルの4インチ径のHVPE $\beta\text{-Ga}_2\text{O}_3$ エピタキシャル結晶のシンクロトロンX線トポグラフィーを観察し、欠陥の分布や特性を調べた。

3. 実験内容（試料、実験方法、解析方法の説明）

EFG $\beta\text{-Ga}_2\text{O}_3$ 基板結晶の面方位を、(100)面方位の試料を用意する。そこで今回は、X線トポグラフィーで面方位の異なるEFG $\beta\text{-Ga}_2\text{O}_3$ エピ膜のシンクロトロンX線トポグラフィーを観察し、欠陥の分布や特性を調べる。gベクトルは出来るだけ多くのパターンで測定し、得られたトポグラフ像を比較し、欠陥コントラストの消滅則により、転位のバーガーズベクトルを同定する。

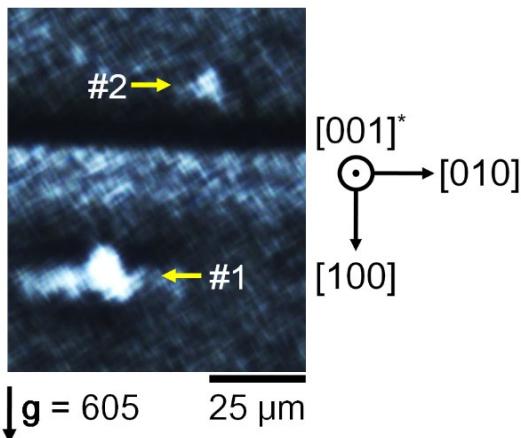
測定条件(X線エネルギー、試料配置など)は測定試料の面方位、観察範囲(表面からの深さ)によって変更するが、ブレグ条件に当てはめ条件を決定する。



4. 実験結果と考察

今回4インチ径のHVPE $\beta\text{-Ga}_2\text{O}_3$ エピタキシャル結晶をシンクロトロンX線トポグラフィーを観察した。下図のように、探針の接触の圧力によって生成した表面欠陥を観察した。これはSBDの電流電圧特性を測定する際にSBDアノード電極に探針を当てるが、その針圧が約0.2GPaで当たった時にこの表面欠陥が生じることがわかった。

#E0408



5. 今後の課題

今回4インチ径のエピ結晶で転位を調べた。4インチ径エピ膜特有の欠陥などが観察された。現在、バーガーズベクトルの解析を行っている。X線トポグラフィーやAFMや断面TEMなどを活用して欠陥の分布や種類の傾向についてより詳しく調べる。

6. 参考文献

- [1] M. Kasu, et al., Japanese Journal of Applied Physics 55, 1202BB (2016).
- [2] O. Ueda, et al., Japanese Journal of Applied Physics 55, 1202BD (2016).
- [3] H. Yamaguchi, et al., Superlattices and Microstructures 99, 99 (2016).

7. 論文発表・特許（注：本課題に関連するこれまでの代表的な成果）

- [1] M. Kasu, R. Murakami, S. Masuya, K. Harada, and H. Sumiya, Synchrotron X-ray topography of dislocations in high-pressure high-temperature-grown single-crystal diamond with low dislocation density, Applied Physics Express, 7 (2014)125501.
- [2] S. Masuya, K. Hanada, T. Uematsu, T. Moribayashi, H. Sumiya, M. Kasu, Determination of the type of stacking faults in single-crystal high-purity diamond with a low dislocation density of <50cm⁻² by synchrotron X-ray topography, Japanese Journal of Applied Physics 55, (2016)040303
- [3] S. Masuya, K. Hanada, T. Moribayashi, H. Sumiya, M. Kasu, Determination of partial dislocations of stacking fault in (111) single crystal diamond grown on (111) seed crystal by synchrotron X-ray topography, Journal of Crystal Growth, 468 (2017) 439.
- [4] S. Masuya, K. Hanada, T. Oshima, H. Sumiya, M. Kasu, "Formation of stacking fault and dislocation behavior during the high-temperature annealing of single crystal HPHT diamond", Diamond and Related Materials 75 (2017) 155.
- [5] S. Sdoeung, K. Sasaki, K. Kawasaki, J. Hirabayashi, A. Kuramata, T. Oishi, and M. Kasu, "Origin of reverse leakage current path in edge-defined film-fed growth (001) β -Ga₂O₃ Schottky barrier diodes observed by high-sensitive emission microscopy", Applied Physics Letters 117, 022106 (2020).
- [6] S. Sdoeung, K. Sasaki, K. Kawasaki, J. Hirabayashi, A. Kuramata, and M. Kasu, "Polycrystalline defects—origin of leakage current—in halide vapor phase epitaxial (001) β -Ga₂O₃ Schottky barrier diodes identified via ultrahigh sensitive emission microscopy and synchrotron X-ray topography", Applied Physics Express 14, 036502 (2021).
- [7] S. Sdoeung, K. Sasaki, S. Masuya, K. Kawasaki, J. Hirabayashi, A. Kuramata, and M. Kasu, "Stacking faults: Origin of leakage current in halide vapor phase epitaxial (001) β -Ga₂O₃ Schottky barrier diodes", Appl. Phys. Lett. 118, 172106 (2021)

8. キーワード（注：試料及び実験方法を特定する用語を2～3）

β -Ga₂O₃, SiC, X線トポグラフィー

9. 研究成果公開について（注：※2に記載した研究成果の公開について①と②のうち該当しない方を消してください。また、論文（査読付）発表と研究センターへの報告、または研究成果公報への原稿提出時期を記入してください（2018年度実施課題は2020年度末が期限となります）。

長期タイプ課題は、ご利用の最終期の利用報告書にご記入ください。

① 論文（査読付）発表の報告

（報告時期：

2021年 9月）